

- Ⓓ e) Welche Eigenschaft müssen Byte-, Wyde-, Tetra- und Octa-Adressen beim MMIX haben?

Big- und Little-Endian

- a) Welche Art von Daten betrifft die Abspeicherung als Big- oder Little-Endian?
- b) Verwendet der MMIX-Prozessor Big- oder Little-Endian?
- c) Was bedeutet Big- und Little-Endian? Was ist der Unterschied?
- d) Wie wird die 16 Bit-Zahl 0x1234 im Speicher an der Adresse 0x2000000000000000 abgelegt im Falle einer Big-Endian- und einer Little-Endian-Maschine?

Adresse	Big Endian	Little Endian
0x2000000000000000	0x12	0x34
0x2000000000000001	0x34	0x12

- Ⓣ e) Wie wird im Speicher an der Adresse $0x2000000000000008$ die 32 Bit-Zahl $0x12345678$ abgelegt im Falle einer Big-Endian- und einer Little-Endian-Maschine?

Adresse	Big Endian	Little Endian
$0x2000000000000008$		
$0x2000000000000009$		
$0x200000000000000A$		
$0x200000000000000B$		

- f) Wie wird im Speicher an der Adresse $0x2000000000000008$ die 64 Bit-Zahl $0x12345678$ abgelegt im Falle einer Big-Endian- und einer Little-Endian-Maschine?

Adresse	Big Endian	Little Endian
$0x2000000000000008$	$0x00$	$0x78$
$0x2000000000000009$	$0x00$	$0x56$
$0x200000000000000A$	$0x00$	$0x34$
$0x200000000000000B$	$0x00$	$0x12$
$0x200000000000000c$	$0x12$	$0x00$
$0x200000000000000D$	$0x34$	$0x00$
$0x200000000000000E$	$0x56$	$0x00$
$0x200000000000000F$	$0x78$	$0x00$